Dentro de los muchos motivos por los que el micro se puede reiniciar, hay uno importante que es el POR (Power On Reset), el cual se da cuando la tensión de alimentación sube por encima de un margen de tolerancia prestablecido. Dichos eventos general el reinicio para proteger a la ejecución del código, de modo que no se generen ejecuciones incorrectas por no tener parámetros eléctricos óptimos para el funcionamiento.

El modo de reset POR, tiene un flag en el registro RCON, el cual señaliza con “cero” la ocurrencia de un reset por causa de VDD, no restableciéndose por ningún evento de Hardware a “uno” dicho flag. Por lo tanto si el usuario desea seguir los acontecimientos de sucesivos eventos de reinicio por POR, debe generarse un manejo por soft.

Otro mecanismo de reset es el BOR, que es similar al POR, pero por descenso de la tensión bajo un umbral configurable. La diferencia grande con el POR, es que el flag “BOR” de este tipo de reset, se pone a “cero” en eventos de POR como de BOR. Por lo tanto, tras un reinicio, si se desea saber si fue por POR o BOR, se debe preguntar por ambos flags simultáneamente, sabiendo que el flag propio de POR solo se activa por dicho evento, mientras que el flag BOR se activa por ambos tipos de eventos.

SE PUEDE generar una rutina en soft utilizando la EEPROM, para que en determinado lugar se guarde el estado de POR, iniciando en “1” en el primer arranque a configurar y leyendo de algún modo cada vez que se reinicie el micro, si fue por este flag

SI SE DECIDE INCORPORAR RUTINAS DE ESTE TIPO DE MANEJO, Estudiar en detalle la sección de RESET